PATENT ABSTRACTS OF JAPAN

(11) Publication number: 07295527 A

(43) Date of publication of application: 10.11.95

(51) Int. CI

G09G 5/00

G06F 7/58

G06T 5/00

H04N 1/387

H04N 1/405

H04N 1/40

(21) Application number: 06091247

(71) Applicant: .

FUJI PHOTO FILM CO LTD

(22) Date of filing: 28.04.94

(72) Inventor:

SHIMAZAKI OSAMU

(54) PROCESSOR FOR IMAGE SIGNAL BINARIZATION PROCESSING AND METHOD THEREFOR

(57) Abstract:

PURPOSE: To provide a processor and method for image signal binarization processing which can process a multilevel image signal fast and obtain a binary image signal consisting of sufficient gradations.

CONSTITUTION: A multi-valuing circuit 10 converts a 1st multi-level image signal I (x, y) with resolution R_1 and N_1 gradations into a 2nd multi-level image signal E (x, y) with resolution R_2 and N_2 gradations and then a 2nd multi-level circuit 12 converts the 2nd multi-level image signal E (x, y) into a binary image signal B (x, y) with resolution R_3 and N_3 gradations. Here, R_1 , R_2 , and R_3 are so set that $R_12R_2 \! < \! R_3$; and N_1 , N_2 , and N_3 are so set that $N_1 \! > \! N_2 \! > \! N_3 \! = \! 2$.

COPYRIGHT: (C)1995,JPO

	<i>ו</i> ל)	12	
1(x,y)	Pi,Ni 多值化	Hz,Nz E(x.y)	2億化 回路	`a.N₃ - B(x,y)

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平7-295527

(43)公開日 平成7年(1995)11月10日

(51) Int Cl.⁸ G 0 9 G 5/00

庁内整理番号 證別記号 520 J 9471-5G

FΙ

技術表示箇所

G06F 7/58 GOST 5/00

G 0 6 F 15/68 H04N

320 A

1/40

審査請求 未請求 請求項の数4 OL (全 6 頁) 最終頁に続く

(21)出題番号

特爾平6-91247

(71) 出題人 000005201

富士写真フイルム株式会社 神奈川県南足柄市中符210番地

(22)出顧日

平成6年(1994)4月28日

(72)発明者 島崎 拾

神奈川県足柄上郡園成町宮台798番地 寓

士写真フイルム株式会社内

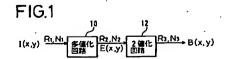
(74)代理人 弁理士 千葉 剛宏

(54)【発明の名称】 画像信号2値化処理装置および方法

(57) 【要約】

【目的】多値画像信号を高速に処理し、充分な階調から なる2値画像信号を得ることのできる画像信号2値化処 理装置および方法を提供することを目的とする。

【構成】解像度R1、階調数N1 からなる第1多値画像 信号 I(x,y) は、多値化回路 10によって解像度 R2、 階調数N2 からなる第2多値画像信号E(x,y) に変換さ れ、次いで、前配第2多値画像信号E(x,y) は、2値化 回路12によって解像度R3、階調数N3からなる2値 画像信号B(x,y) に変換される。なお、解像度R1、R 2、R3 は、R1 ≦R2 <R3 の関係に設定されてお り、階調数N₁、N₂、N₃は、N₁>N₂>N₃=2 の関係に設定されている。



【請求項1】 誤差拡散法に基づく処理回路から構成さ

【特許請求の範囲】

れ、解像度R1、階調数N1の第1多値画像信号を、解 像度R₂、階調数N₂ (R₂ ≧R₁、2<N₂ <N₁) の第2多値画像信号に変換する第1変換手段と、 濃度パターン法に基づく処理回路から構成され、前記第 2多値画像信号を、解像度R3 、階調数N3 (R3 > R 2、N3 = 2) の2値画像信号に変換する第2変換手段 と、

を備えることを特徴とする画像信号2値化処理装置。 【請求項2】誤差拡散法に基づく処理回路から構成さ れ、解像度R1、階調数N1の第1多値画像信号を、解 像度R₂、階調数N₂ (R₂ ≧R₁、2<N₂ <N₁) の第2多値画像信号に変換する第1変換手段と、

組織的ディザ法に基づく処理回路から構成され、前配第 2多値画像信号を、解像度R3、階調数N3 (R3 > R 2、N3 = 2) の2値画像信号に変換する第2変換手段 ٠ ٢٠

を備えることを特徴とする画像信号2値化処理装置。 【請求項3】誤差拡散法に基づき、解像度R1、階調数

N1 の第1多値画像信号を、解像度R2 、 階調数N 2 (R₂ ≥ R₁、2 < N₂ < N₁) の第2多値画像信号 に変換する第1ステップと、

濃度パターン法に基づき、前記第2多値画像信号を、解 像度R3、階調数N3(R3>R2、N3=2)の2値 画像信号に変換する第2ステップと、

からなることを特徴とする画像信号2値化処理方法。

【請求項4】誤差拡散法に基づき、解像度R1、階調数 N1 の第1多値画像信号を、解像度R2 、階調数N 2 (R₂ ≧ R₁、2 < N₂ < N₁) の第2多値画像信号 に変換する第1ステップと、

組織的ディザ法に基づき、前配第2多値画像信号を、解 像度R₃、階調数N₃(R₃>R₂、N₃=2)の2値 画像信号に変換する第2ステップと、

からなることを特徴とする画像信号 2 値化処理方法。 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、誤差拡散法と、濃度パ ターン法あるいは組織的ディザ法とを用いて、解像度お よび階調数を2段階に分けて画像信号の処理を行い、2 40 値画像信号を得る画像信号2値化処理装置および方法に 関する。

[0002]

【従来の技術】 2 値表示のみ可能な表示装置やプリンタ 装置を用いて階調画像を再現する際、多値画像信号であ る階調画像信号を "0" および "1" の信号からなる 2 値画像信号に変換する処理が行われる。この場合、2値 化処理方法として、従来より種々の方法が提案されてい

M×NドットのON/OFF信号からなるサブマトリッ クスに対応させ、前記各多値画像信号を前記サブマトリ ックスのONとなるドットの面積率で再現する濃度パタ ーン法、M×N画素を階調再現の1単位とし、前記M× N画素に対応するM×Nドットの複数の閾値信号からな るディザマトリックスを作り、前記ディザマトリックス と前記M×N画素とを比較することで2値化する組織的 ディザ法、多値画像信号を固定された閾値信号と比較し て2値画像信号を得る際、2値化により生じた誤差を近 10 傍画素の多値画像信号に分配加算することで2値化を行

[0004]

う誤差拡散法等がある。

【発明が解決しようとする課題】ところで、階調画像を 2値画像信号を用いて高階調に再現するためには、前記 2値画像信号の解像度を大きく設定しておく必要があ

【0005】この場合、2値化に際して濃度パターン法 または組織的ディザ法を用いると、高速処理が可能とな るが、多値画像信号に含まれる周期性成分とサブマトリ ックスあるいはディザマトリックスとの間で干渉が生じ 易い。この結果、2値画像においてモアレやロゼッタバ ターンが発生する不具合がある。

【0006】一方、2値化に際して誤差拡散法を用い、 これをRIP (Raster Image Processor) ヒのソフトウ エアで実現しようとすると、演算処理に相当な時間を要 してしまう。なお、この場合の演算時間は、2値画像の 解像度の2乗に依存して長くなってしまう。 また、ハー ドウエア(画像処理回路)で実現しようとすると、バッ ファメモリ量が解像度に依存することから回路規模が大 きくなってしまう。

【0007】本発明は、前配の不具合を解消し、多値画 像信号を高速に処理し、充分な階調からなる2値画像信 号を得ることのできる画像信号2値化処理装置および方 法を提供することを目的とする。

[0008]

【課題を解決するための手段】前記の目的を達成するた めに、本発明は、誤差拡散法に基づく処理回路から構成 され、解像度R1、階調数N1の第1多値画像信号を、 解像度R2、階調数N2 (R2 ≧R1 、2<N2 <

N1) の第2多値画像信号に変換する第1変換手段と、 濃度パターン法に基づく処理回路から構成され、 前記第 2多値画像信号を、解像度R3、階調数N3 (R3 > R 2、N3 = 2) の2値画像信号に変換する第2変換手段 と、を備えることを特徴とする。

【0009】また、本発明は、誤差拡散法に基づく処理 回路から構成され、解像度R1、階調数N1の第1多値 画像信号を、解像度R2、階調数N2 (R2 ≧R1、2) <N2 <N1) の第2多値画像信号に変換する第1変換 手段と、組織的ディザ法に基づく処理回路から構成さ

【0003】例えば、多値画像信号をその階調に応じた 50 れ、前記第2多値画像信号を、解像度R3、階調数N3

(R₃ > R₂ 、N₃ = 2) の2値画像信号に変換する第 2変換手段と、を備えることを特徴とする。

【0010】また、本発明は、誤差拡散法に基づき、解像度 R_1 、階調数 N_1 の第1多値画像信号を、解像度 R_2 、階調数 N_2 ($R_2 \ge R_1$ 、 $2 < N_2 < N_1$)の第2多値画像信号に変換する第1ステップと、濃度パターン法に基づき、前記第2多値画像信号を、解像度 R_3 、階調数 N_3 ($R_3 > R_2$ 、 $N_3 = 2$) の2 値画像信号に変換する第2ステップと、からなることを特徴とする。

【0011】 さらに、本発明は、誤差拡散法に基づき、解像度 R_1 、階調数 N_1 の第1多値画像信号を、解像度 R_2 、階調数 N_2 ($R_2 \ge R_1$ 、 $2 < N_2 < N_1$) の第2多値画像信号に変換する第1ステップと、組織的ディザ法に基づき、前配第2多値画像信号を、解像度 R_3 、階調数 N_3 ($R_3 > R_2$ 、 $N_3 = 2$) の2値画像信号に変換する第2ステップと、からなることを特徴とする。【0012】

【作用】本発明の画像信号 2 値化処理装置および方法では、誤差拡散法に基づき、中間の解像度および中間の階調数を有する多値画像信号を生成し、次いで、濃度バタ 20 ーン法あるいは組織的ディザ法に基づき、前記多値画像信号を生成する。この場合、中間で生成される前記多値画像信号を解像度を小さく設定することで、誤差拡散法による演算処理の高速化が達成され、また、前記多値画像信号と前記 2 値画像信号と間の解像度の差が小さくなることで、濃度バターン法あるいは組織的ディザ法によるモアレやロゼッタバターンの発生が回避される。

[0013]

【実施例】図1は、本発明に係る画像信号2値化処理装 30 置および方法の概略を示す。

【0014】この場合、解像度 R_1 、階調数 N_1 からなる第1多値画像信号 I(x,y) は、多値化回路 10(第1 変換手段)によって解像度 R_2 、階調数 N_2 からなる第2多値画像信号 E(x,y) に変換され、次いで、前記第2多値画像信号 E(x,y) は、2値化回路 12 (第2変換手段)によって解像度 R_3 、階調数 N_3 からなる2値画像信号 E(x,y) に変換される。なお、解像度 R_1 、 R_2 、 R_3 は、 $R_1 \le R_2 < R_3$ の関係に設定されており、階調数 N_1 、 N_2 、 N_3 は、 $N_1 > N_2 > N_3 = 2$ の関係 40 に設定されている。また、(x,y) は、各画像信号により構成される画表の配列を表す。

【0015】多値化回路10は、図2に示すように、解像度 R_1 、階調数 N_1 からなる第1多値画像信号I(x,y) を補間処理することで倍率の変換を行い、解像度 $R_1 \le R_2$)、階調数 N_1 からなる第1多値画像信号I'(x,y) を生成する倍平変換回路13と、解像度 R_2 、階調数 N_1 からなる的記第1多値画像信号I'(x,y) を解像度 R_2 、階調数 N_2 ($N_1 > N_2$) からなる第2多値画像信号E(x,y)に変換する誤差拡散処理回路

14とから構成される。なお、前配倍率変換回路13において倍率を1に設定した場合、R₁ = R₂ となる。

【0016】誤差拡散処理回路14は、図3に示すよう に、解像度R2、階調数N1 からなる第1多値画像信号 I'. (x,y) を記憶する第1多値画像メモリ16と、前記 第1多値画像信号 I'(x,y)を解像度R2、階調数N2 からなる第2多値画像信号E(x,y) に変換する多値化関 数発生器18と、前記第1多値画像信号 I'(x,y)と第 2多値画像信号E(x,v) との差を誤差信号Err(x,v) として記憶する誤差メモリ20と、誤差信号Err(xk,y-1) に乗算される誤差拡散係数W(k,1) を記憶する 誤差拡散係数メモリ22と、前記誤差拡散係数W(k,l) を前記誤差信号Err(x-k,y-l) に対してランダムに切 り換えて乗算させるための乱数を発生する乱数発生器2 4とを備える。この場合、(x-k,y-l) は、(x,y) の周囲 画素を表す。また、誤差信号Err(x,y)は、減算器2 6により第1多値画像信号 I'(x,y)と第2多値画像信 号E(x,y) との差信号として求められる。さらに、誤差 信号Err(x-k,y-l)と誤差拡散係数W(k,l)とは、乗 算器28において乗算され、加算器30において第1多 値画像信号 I'(x,y)に加算される。

【0017】2値化回路12は、図4に示す濃度パターン処理回路32により構成される。この濃度パターン処理回路32は、前記誤差拡散処理回路14において生成された解像度R2、階調数N2からなる第2多値画像信号E(x,y)を記憶する第2多値画像メモリ34と、M×NドットのON/OFF信号からなるサブマトリックスを濃度パターンとして記憶し、前記第2多値画像信号E(x,y)を解像度R3、階調数N3(=2)からなる2値画像信号B(x,y)に変換する濃度パターンメモリ36と、前記濃度パターンメモリ36に対して乱数を付与する乱数発生器38とを備える。

【0018】次に、前記の構成からなる画像信号2値化 処理装置の動作について説明する。

【0019】先ず、図2に示す倍率変換回路13において、解像度 R_1 の第1多値画像信号 I (x,y) が補間処理され、解像度 R_2 ($R_1 \le R_2$) の第1多値画像信号I' (x,y) が生成される。次いで、図3に示す誤差拡散処理回路14において、階調数 N_1 の前記第1多値画像信号I' (x,y) が階調数 N_2 ($N_2 < N_1$) の第2多値画像信号 I (x,y) に変換される。

【0020】すなわち、第1多値画像信号 I'(x,y)は、一旦、第1多値画像メモリ16に記憶された後、多値化関数発生器18において、階調数N2からなる第2多値画像信号 E(x,y)に変換される。この場合、多値化関数発生器18は、図5に示すように、

E(x,y) = f(I'(x,y)) ……(1)
となる階調数N₂ の段階からなる多値化関数 f により構成されている。なお、図5は、N₁ = 256の第1多値
50 画像信号 I'(x,y)をN₂ = 9の第2多値画像信号 E

(x,y) に変換する多値化関数fを示す。

【0021】多値化関数発生器18より出力された前記 第2多値画像信号E(x,y) は、減算器26に供給され、 E r r(x,y) = I'(x,y) - E(x,y)..... (2) となる誤差信号Err(x,y) が求められ、誤差メモリ2 0に記憶される。

【0022】次に、前記誤差メモリ20に記憶された誤*

【数1】

$$\Delta E(x,y) = \sum_{i=1}^{K} \sum_{j=1}^{i} W(k,j) \cdot Err(x-k,y-l) \cdots (3)$$

【0024】前記のようにして求められた拡散誤差信号 10 ΔE(x,y) は、加算器30において、第1多値画像信号 I'(x,y)と加算され、次の(4)式に示す修正された 第1多値画像信号 I'(x,y)が得られる。

[0025]

..... (4) I' $(x,y) = I'(x,y) + \Delta E(x,y)$ 修正された前記多値画像信号 I'(x,y)は、再び多値化 関数発生器18に導入される。このようにして、第1多 値画像信号 I'(x,y)を階調数の少ない第2多値画像信 号E(x,y) に変換した際に生じる誤差が周囲の画像信号 に対して拡散される。なお、誤差拡散係数メモリ22に 20 記憶される誤差拡散係数W(k,l) は、誤差信号Err(x -k,y-1) に対して、乱数発生器24からの乱数によりラ ンダムに切り換えられて乗算されるため、第2多値画像 信号E(x,y) に誤差拡散による周期性が生じることはな

【0026】以上の処理を繰り返すことにより、階調数 N2 からなる第2多値画像信号E(x,y) が生成される。 この場合、解像度R2 を低く抑えることにより、誤差拡 散処理を高速に行うことができる。

【0027】次に、解像度R2、階調数N2の前記第2 多値画像信号E(x,y) は、図4に示す濃度パターン処理 回路32において、解像度R3 (R3 > R2)、階調数 N3(N3 = 2) からなる 2 値画像信号 B(x,y) に変換

【0028】すなわち、誤差拡散処理回路14において 生成された第2多値画像信号E(x,y) は、一旦、第2多 値画像メモリ34に記憶された後、濃度パターンメモリ 36に供給される。この場合、前記濃度パターンメモリ 3 6には、複数組のM×NドットのON/OFF信号か らなるルックアップテーブルが記憶されている。そこ で、濃度パターンメモリ36に対して第2多値画像信号 E(x,y)、乱数信号RN、位置信号ΔX、ΔYが導入さ れると、これらの信号により指定された所定のアドレス のON/OFF信号が前記ルックアップテーブルより選・ 択され、2値画像信号B(x,y) として出力される。

【0029】ここで、第2多値画像信号E(x,y) の階調 数をN₂ = 9、2値画像信号B(x,y)の解像度をR₃ = 2 R2 とし、前記濃度パターン処理回路32における処 理を具体的に説明する。この場合、濃度パターンメモリ FF信号からなる5組のルックアップテーブルが設定さ れている。

[0030] そこで、E(x,y) = 0の場合、4ドットの 全てがOFF信号からなるルックアップテーブルのみ (100%) が選択され、 (ΔX , ΔY) = (0, 0)、(1,0)、(0,1)、(1,1)の全ての位 置に対して0となる2値画像信号B(x,y)が牛成され る。また、E(x,y) = 1の場合には、0または1が50 %の確率で生成される乱数信号RNに従って、4ドット の全てがOFF信号からなるルックアップテーブルと、 3 ドットがOFF信号となるルックアップテーブルとが 50%ずつ選択され、それに基づいて2値画像信号B (x,y) が生成される。 $E(x,y) = 2 \sim 8$ の場合も同様に して2値画像信号B(x,y)が生成される。

【0031】なお、上述した濃度パターン処理回路32 では、乱数発生器38を用いて5組のルックアップテー ブルを確率的に発生させることにより第2多値画像信号 E(x,y) の階調数N2 に対応した2値画像信号B(x,y) を生成するようにしているが、例えば、ルックアップテ ーブルを3×3ドットのON/OFF信号からなる9組 のルックアップテーブルとして設定すれば、乱数発生器 38を用いることなく所望の階調を表現することができ

【0032】以上のようにして、第2多値画像信号E (x,y) から2値画像信号B(x,y) を生成した場合、解像 度の変化が少ないため、モアレやロゼッタパターンの発 生が好適に抑制されることになる。この結果、誤差拡散 処理回路14により高速に中間の解像度R2、階調数N 2 を有する第2多値画像信号E(x,y) を生成し、次い で、前記第2多値画像信号E(x,y) からモアレやロゼッ タパターンのない2値画像信号B(x,y)を生成すること ができる。

【0033】他の実施例として、濃度パターン処理回路 32による濃度パターン法を用いる代わりに、図7に示 す組織的ディザ処理回路40による組織的ディザ法を用 いて2値画像信号B(x,y) を生成することもできる。こ の場合、第2多値画像メモリ34に記憶された第2多値 画像信号E(x,y) は、比較器42において、ディザマト リックスメモリ44に設定されたM×Nドットの複数の 閾値信号と比較され、その比較結果が2値画像信号B 36には、図6に示すように、 2×2 ドットのON/O 50 (x,y) として出力される。なお、階調数 $N_2 = 5$ の第2

多値画像信号E(x,y) に対して、ディザマトリックス (M=N=2) は 例えば 図8に示すように設定され る。そして、この場合においても、前記濃度パターン法 の場合と同様に、モアレやロゼッタパターンのない2値 画像信号B(x,y) を高速に生成することができる。

【0034】以上、本発明における画像信号2値化処理 方法をハードウエアである画像処理回路によって実現す る例を説明したが、同様の処理をRIP (Raster Image Processor) 等におけるソフトウエアにより実現できる ことはいうまでもない。

[0035]

【発明の効果】以上のように、本発明の画像信号2値化 処理方法および装置では、充分な階調を表現することが できるとともに、モアレやロゼッタパターンのない2値 画像信号を高速に生成することができる。

【図面の簡単な説明】

【図1】本発明に係る画像信号2億化処理方法および装 置の概略構成説明図である。

【図2】図1に示す多値化回路の構成説明図である。

【図3】図2に示す誤差拡散処理回路の構成ブロック図 である。

【図4】 濃度パターン処理回路の構成ブロック図であ. る。

【図5】多値化関数の説明図である。

【図6】図4に示す濃度パターン処理回路の処理説明図 である。

【図7】 組織的ディザ処理回路の構成ブロック図であ る.

【図8】図7に示すディザマトリックスメモリに終納さ れるディザマトリックスの説明図である。

【符号の説明】

10…多值化回路 12…2値化回

10 路

13…倍率変換回路 14…誤差拡散

如理回路

16…第1多値画像メモリ 18…多值化関

数発生器

20…誤差メモリ 22…誤差拡散 係数メモリ

24、38…刮数発生器 32…濃度パタ ーン処理回路

34…第2多値画像メモリ

36…濃度パタ

ーンメモリ

40…組織的ディザ処理回路

4 2 …比較器

44…ディザマトリックスメモリ

[図1]

【図2】

(図8]

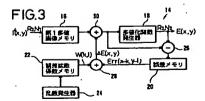
FIG.1

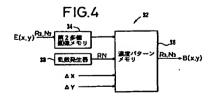
FIG 2

FIG.8

[図3]

【図4】





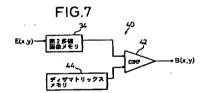
【図5】

【図6】



FIG.6								
Ex.y)	88	118	 	 	 			
0	100 %							
1	50 % (XIII—6)	50 % (90=1)						
2		100 %						
3		50 % 000€=00	50 t (RH=1)					
4		:	100 %					
6			50 % (RH=0)	30 % (R#=1)				
8				100 %				
7			·	50 % (RUE=0)	50 % (00=1)			
8					100 %			

【図7】



フロントページの続き

(51) Int.Cl.6

識別記号

FΙ

1/40

技術表示箇所

H O 4 N 1/387 1/405

1/40

101

H04N

庁内整理番号

103 B